Содержание

Подключение LVDS/eDP-панелей к плате 3
Подключение LVDS 3
Подключение eDP 3
Настройки БИОС для ITX V3 4

Подключение LVDS/eDP-панелей к плате

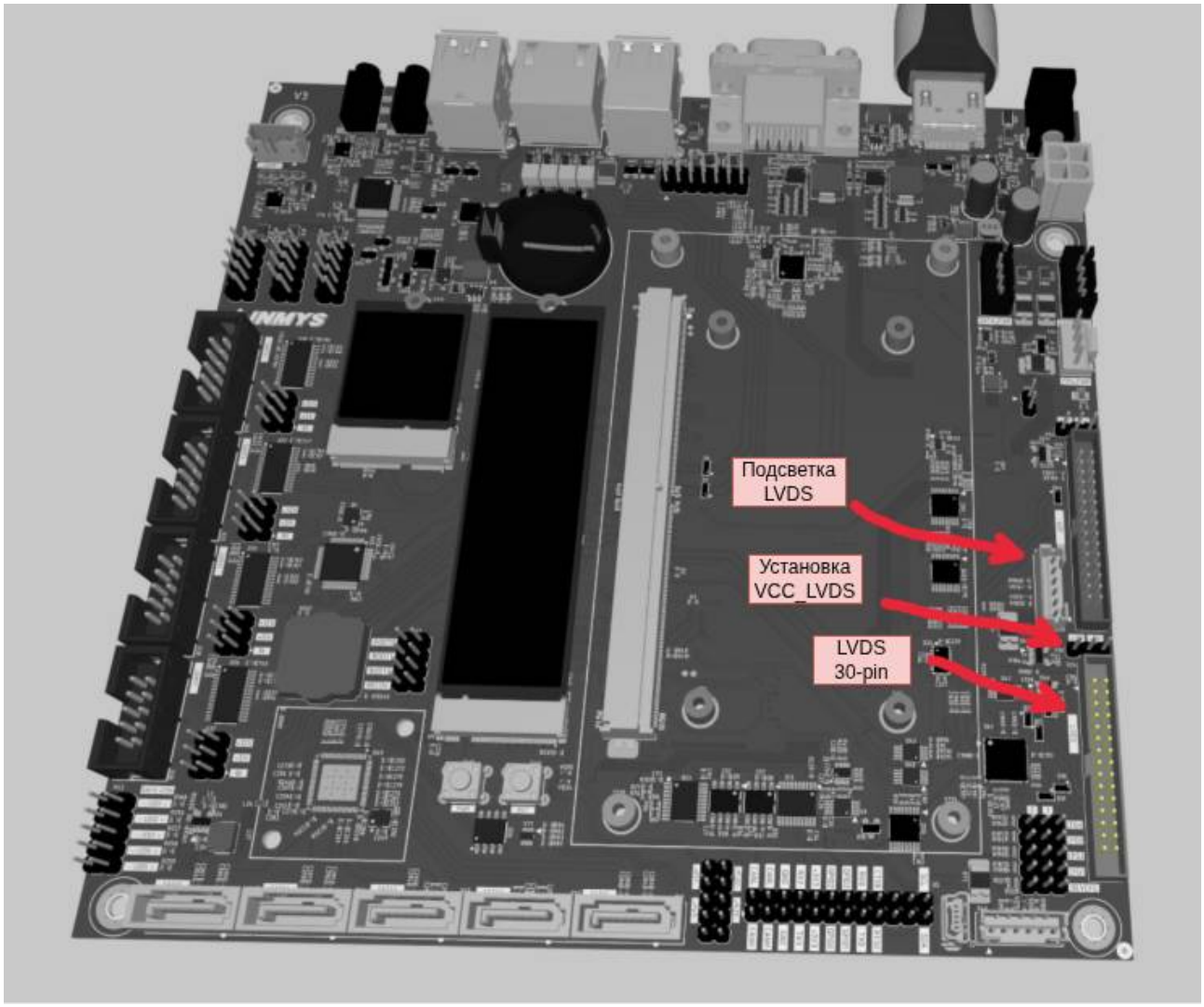
Плата позволяет подключить eDP или(!) LVDS панель. С SMARC Intel ATOM выходит eDP. На плате NMS-SM-ITX-LC есть eDP-LVDS bridge PTN3460BS.

Переключение eDP/LVDS производится джампером X52

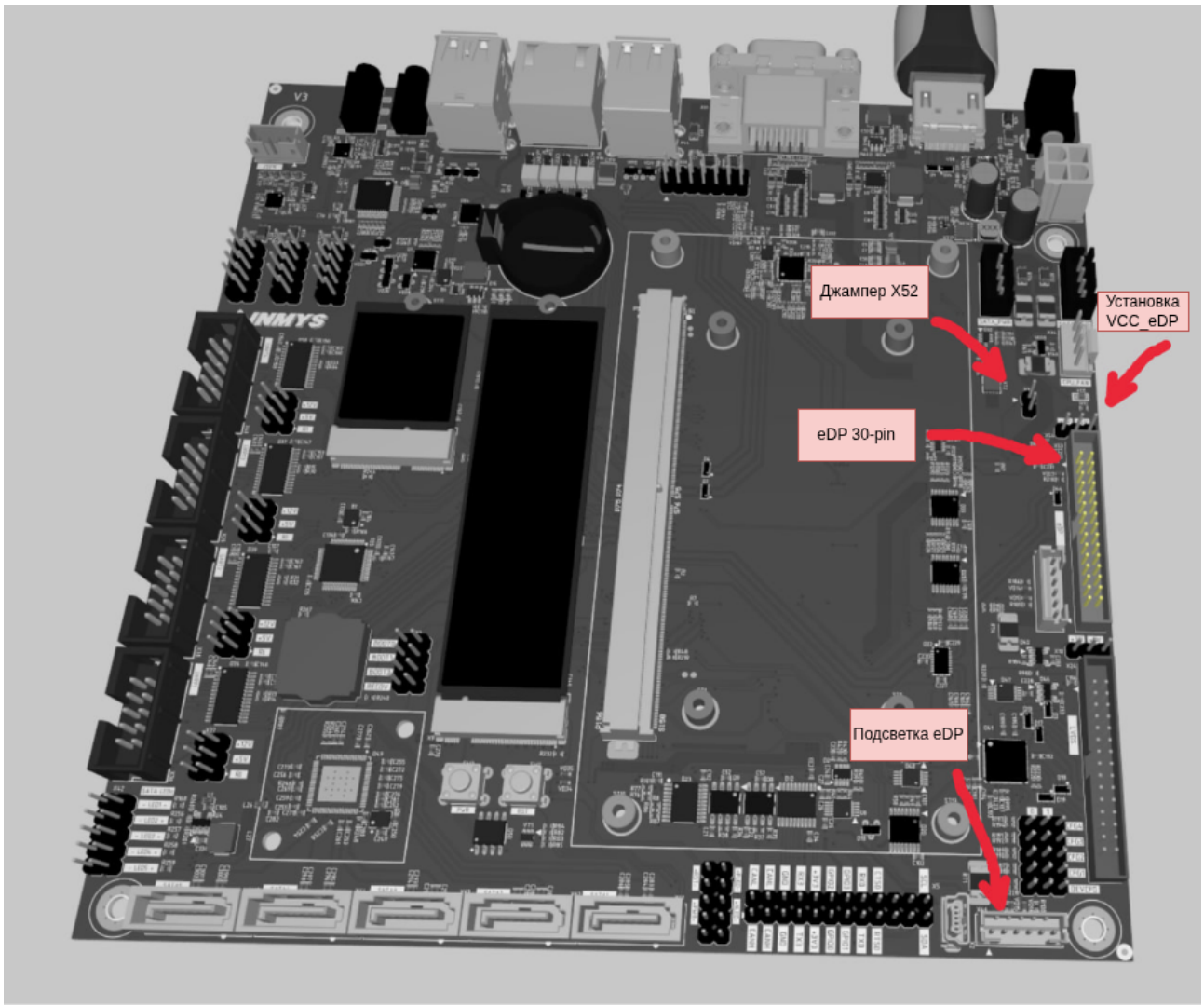
- Джампер установлен: работает eDP
- Джампер снят: работает LVDS

На плате предусмотрена возможность установки напряжения интерфейсов (3V3/5V).

Подключение LVDS



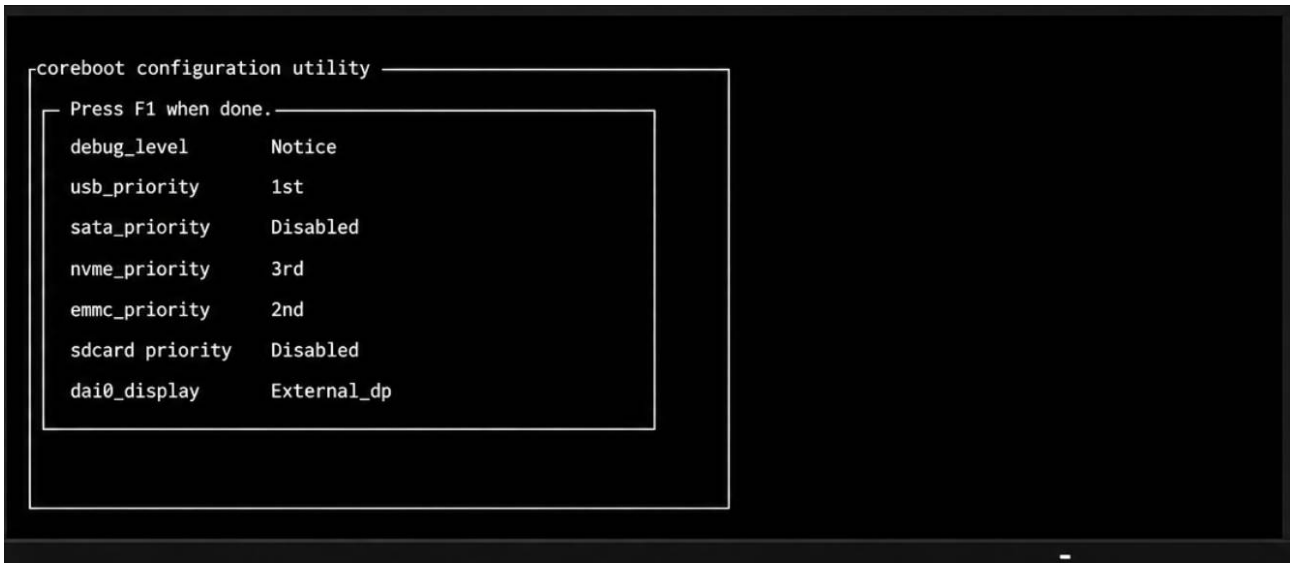
Подключение eDP



Настройки БИОС для ITX V3

Для материской платы V3 настройки интерфейсов дисплея выполняются следующим образом^

Для работы интерфейса LVDS необходимо установить параметр External_DP. После применения данной настройки изображение будет доступно как на этапе загрузки BIOS, так и в операционной системе.



Для работы интерфейса eDP необходимо установить параметр `panel-pwm-normal`. На текущем этапе изображение через eDP в BIOS отсутствует. Вывод изображения будет доступен после загрузки операционной системы.